UNIVERSITÉ DE SHERBROOKE

Groupe technique

A black background with a black square

Description automatically generated with medium confidence

Compétition de

Circuits

Imprimés

Compétition de circuit imprimé H25

Document d’information de la compétition d’hivers 2025

Sous le thème de « Pomodoro »

Rédigé par : Jacob Turcotte & Miriam Caisse

En date du : 4 janvier 2025

**Table des matières**

[1. Introduction 2](#_Toc1052377663)

[2. Déroulement 3](#_Toc124466593)

[2.1. 09 septembre - Lancement de la compétition: 3](#_Toc650179219)

[2.2. 14 octobre – Date limite d’inscription : 3](#_Toc1037892535)

[2.3. 09 septembre À 27 décembre - Période de conception et de développement : 3](#_Toc1627433698)

[2.4. 21 octobre – Sélection d’idée 3](#_Toc1548591322)

[2.5. Commande des PCBs : 3](#_Toc213528690)

[2.6. Décembre - Finalisation des projets : 4](#_Toc327469208)

[2.7. 27 décembre – Journée de remise : 4](#_Toc573862355)

[2.8. 5 janvier - Journée de l'évaluation: 4](#_Toc296103778)

[2.9. 5 janvier - Annonce des résultats et remise des prix: 4](#_Toc992977248)

[3. Les buts/valeurs de la compétition 4](#_Toc835278927)

[3.1. Encourager l'innovation : 5](#_Toc127977897)

[3.2. Promouvoir l'ingéniosité technique : 5](#_Toc1214923999)

[3.3. Favoriser la collaboration : 5](#_Toc246762816)

[3.4. Explorer de nouvelles fonctionnalités : 5](#_Toc839669611)

[4. Règlement 5](#_Toc1033107729)

[4.1. Composition des équipes : 6](#_Toc1769071457)

[4.2. Frais de participation : 6](#_Toc333167178)

[4.3. Caractéristiques du produit : 6](#_Toc368174850)

[4.4. Utilisation de DevBoard : 6](#_Toc1310986581)

[4.5. BOM maximum : 6](#_Toc302364898)

[4.6. Coût maximal de développement : 6](#_Toc1281247792)

[4.7. Recyclage de composants : 6](#_Toc1359145607)

[4.8. Composants acceptées : 6](#_Toc1002569299)

[4.9. Plaisir : 6](#_Toc753188167)

[5. Remise 7](#_Toc537471062)

[5.1. Création des répertoires individuels ou d'équipe : 7](#_Toc1242289427)

[5.2. Soumission des notes et des conceptions : 7](#_Toc145383911)

[5.3. Collaboration et commentaires : 7](#_Toc403326768)

[5.4. Versioning et historique des modifications: 7](#_Toc751837780)

[5.5. Évaluation par les juges: 7](#_Toc11099860)

[6. Évaluation 7](#_Toc451668904)

[6.1. Idée [15] 8](#_Toc189698393)

[6.1.1. Appréciation des juges (10) 8](#_Toc783484895)

[6.1.2. Appréciation des participants (5) 8](#_Toc975732379)

[6.2. Fonctionnalité du projet (par rapport aux attentes initiales) [35] 8](#_Toc1487084393)

[6.2.1. Démonstration fonctionnelle (20) 8](#_Toc1407602580)

[6.2.2. Compréhension des parties non-fonctionnelles (15)\* 8](#_Toc1763728066)

[6.3. Complexité [45] 9](#_Toc749723153)

[6.3.1. Hardware (25) 9](#_Toc1581411279)

[6.3.2. Software (20)\* 9](#_Toc165891411)

[6.4. Gestion des ressources [25] 9](#_Toc1175421708)

[6.4.1. Bill Of Materials (BOM) (20) 10](#_Toc873506687)

[6.4.2. Nombre de commandes (5) 10](#_Toc374477593)

[6.5. Démonstration [55] 10](#_Toc2012438020)

[6.5.1. Présentation du projet (oral) (25) 11](#_Toc1708701880)

[6.5.2. Documentation (écrit) (20) 11](#_Toc1437857009)

[6.5.3. Esthétique du projet présenté (boitier / finition) (10) 11](#_Toc1092345297)

[6.6. Conception électronique [75] 11](#_Toc2126951183)

[6.6.1. Choix de composants (10) 11](#_Toc1457572575)

[6.6.2. Qualité du schéma électrique (10) 11](#_Toc1819477894)

[6.6.3. Qualité du PCB (20) 12](#_Toc1241542856)

[6.6.4. Conception préventive (10) 12](#_Toc1841204874)

[6.6.5. Qualité de l’assemblage et des réparations (10) 13](#_Toc507170278)

[6.6.6. Qualité des soudures (15) 13](#_Toc2039751352)

[7. Prix et catégories 14](#_Toc1342006418)

[7.1. Prix de conception 15](#_Toc1529864690)

[7.2. Prix du gningnégnieur 15](#_Toc1876100295)

[7.3. Prix du vendeur 15](#_Toc1414882285)

[8. Par où commencer ? 16](#_Toc1666708473)

[8.1. Documents techniques des différents microcontrôleurs: 17](#_Toc110000575)

[8.2. GitHub : 17](#_Toc879605478)

[8.3. Téléchargement et liste de tutoriels pour logiciel de design de PCB : 17](#_Toc905764693)

[8.4. DISCORD CHANNEL : 18](#_Toc790734316)

[9. Ressources et questions 18](#_Toc2094663683)

# Introduction

Bienvenue à la compétition de conception de PCB, où les esprits les plus innovants se réunissent pour relever le défi du **Pomodoro**. Cette compétition hivernale met en avant la célèbre **technique d'étude Pomodoro**, qui consiste à diviser le travail en sessions de 25 minutes, suivies de courtes pauses, pour maximiser la concentration et la productivité.

Contrairement à une introduction classique au monde des circuits imprimés, cette compétition s'adresse à ceux qui recherchent un défi plus poussé. Elle peut toutefois servir de tremplin inspirant pour les participants qui souhaitent explorer la conception de PCB.

Votre mission ? Créer un PCB fonctionnel et innovant, directement lié au concept Pomodoro. Cela pourrait inclure des fonctionnalités qui aident à suivre les sessions de travail et les pauses, ou qui améliorent la gestion du temps et de la productivité.

Cette année, les participants peuvent former des équipes de **2 ou 3 membres**, encourageant ainsi la collaboration et l’échange d’idées. Que vous soyez un expert aguerri ou un étudiant curieux de découvrir de nouvelles techniques, cette compétition offre une opportunité unique d’allier créativité et expertise technique.

## Pomodoros

La **technique Pomodoro** est une méthode de gestion du temps développée par Francesco Cirillo dans les années 1980. Elle aide à améliorer la productivité et la concentration en divisant le travail en intervalles de temps courts et ciblés, appelés "pomodoros," entrecoupés de courtes pauses.

**Étapes de la technique Pomodoro :**

1. **Planification des tâches :**  
   Identifiez les tâches à accomplir.
2. **Réglage du minuteur :**  
   Définissez un intervalle de 25 minutes de travail intense (appelé un "pomodoro").
3. **Travail concentré :**  
   Pendant les 25 minutes, concentrez-vous uniquement sur la tâche choisie. Évitez toute distraction (téléphone, réseaux sociaux, emails).
4. **Pause courte :**  
   À la fin des 25 minutes, prenez une pause de 5 minutes.
5. **Cycle complet et pause longue :**  
   Après 4 pomodoros consécutifs, prenez une pause plus longue de 15 à 30 minutes.

# Déroulement

Voici un aperçu du déroulement de la compétition :

## 13 Janvier - Lancement de la compétition:

* Annonce officielle de la compétition et ouverture des inscriptions pour les équipes de deux personnes.
* Publication des règles, des critères de notation et des délais de soumission.

## 31 Janvier – Date limite d’inscription :

* Fermeture des inscriptions pour les équipes.

## 13 Janvier À 13 Avril - Période de conception et de développement :

* Les équipes commencent à travailler sur leurs concepts de règle en utilisant les outils de conception de PCB de leur choix. Les équipes peuvent consulter les ressources mises à leur disposition et demander des clarifications aux organisateurs si nécessaire.
* Commande mensuelle de pièces électroniques pour leurs projets, débutant en septembre, afin de garantir un approvisionnement régulier en composants et l’exemption des coûts de livraisons.
* Les dates sont le 27 Janvier, le 10 Février, le 24 Février, le 10 Mars et le 31 Mars.
* L’utilisation d’imprimante 3D est fortement recommandé, si vous n’en avez pas chez vous, utilisez celles du Studio. (C’est gratuit !)

## 7 Février – Date limite de sélection d’idée

* Les équipes devront remplir le formulaire d’idée fourni dans le GitHub. Ce document sera utilisé afin de vous aider, vous guider et aussi vous évaluer à la fin de la compétition.

## Commande des PCBs :

* Les équipes passent leur première commande de PCB pour leurs conceptions, en tenant compte des délais de fabrication et de livraison.
* Les dates sont le 27 Janvier, le 10 Février, le 24 Février, le 10 Mars et le 31 Mars (Même dates que les commandes de composantes).

## Avril - Finalisation des projets :

* Les équipes terminent leurs conceptions et réalisent les dernières modifications.
* Dernière commande de PCB et de composantes pour les ajustements finaux, si nécessaire.

## 13 Avril – Journée de remise :

* Les équipes terminent leurs documentations, nettoient leur schéma électrique, téléchargent leur gerber, ainsi que leur code et mettent le tout sur GitHub.
* N’oubliez pas de remettre votre BOM.

## 26 Avril - Journée de l'évaluation:

* Les équipes soumettent leurs projets finaux dans leur répertoire GitHub dédié.
* Les juges passent en revue les soumissions, évaluent les conceptions de PCB et notent chaque équipe en fonction des critères prédéfinis.
* Les équipes sont invitées à présenter leurs projets et à répondre aux questions des juges lors de séances en personne.

## 26 Avril - Annonce des résultats et remise des prix:

* Les résultats de la compétition sont annoncés, mettant en lumière les équipes gagnantes et leurs réalisations exceptionnelles. Des prix sont remis aux équipes distinguées pour leur créativité, leur ingéniosité technique et leur excellence dans la conception de PCB.

# Les buts/valeurs de la compétition

Voici une liste de buts pour la compétition de conception de PCB sur le thème "Pomodoro" :

## Encourager l'innovation :

Stimuler la créativité des participants en les invitant à repenser la gestion du temps et à intégrer la philosophie de la méthode Pomodoro dans leur conception de PCB. Cela peut inclure la création de dispositifs qui aident à structurer les sessions de travail et les pauses, comme un minuteur visuel ou un indicateur sonore.

## Promouvoir l'ingéniosité technique :

Mettre en valeur les compétences techniques des participants en leur demandant de concevoir des circuits imprimés, qu’ils soient simples ou complexes, capables de supporter des fonctionnalités liées au suivi du temps. Les idées pourraient inclure un circuit analogique utilisant un timer 555, un affichage LED pour signaler la fin d’une session, ou un système interactif basé sur un microcontrôleur.

## Favoriser la collaboration :

Encourager l’échange d’idées et la collaboration entre les participants, que ce soit en binômes ou en équipes de trois. Ces équipes permettront aux amateurs passionnés et aux professionnels expérimentés de s’enrichir mutuellement, tout en apprenant à travailler ensemble efficacement sous contraintes de temps.

## Explorer de nouvelles fonctionnalités :

Expérimenter avec des technologies adaptées à la méthode Pomodoro, telles que des systèmes de connectivité Bluetooth pour synchroniser un minuteur avec des appareils mobiles, des interfaces utilisateur innovantes pour définir des objectifs, ou encore des systèmes de notification audio-visuels. Ceux qui préfèrent des approches plus rudimentaires peuvent explorer des conceptions utilisant des commutateurs, des LEDs ou des oscillateurs simples.

# Règlement

## Composition des équipes :

Vous avez la possibilité de vous inscrire en équipe de 2 ou 3. Si vous n'avez pas de coéquipier, nous vous associerons avec un autre participant au hasard.

## Frais de participation :

Les équipes ont deux options pour s’inscrire. Vous pouvez soit payer 10 $ par membre de votre équipe, soit envoyer un courriel de commandite par membre. Pour vous aider, un gabarit ainsi que le cahier de partenariat seront fournis.

**Example de comment les commandites et l’argent seront utilisées** : les commandes de PCB, de composants, nourriture, matériel promotionnel, achat de prix, création d’activité d’apprentissage et plus.

## Caractéristiques du produit :

Le produit final doit être utilisable et n’a aucune contrainte de forme. Le ou bien les PCB doit avoir une longueur de 10cm par 10cm maximum. Les PCB ayant plus de 2 couches sont accepté, cependant, la différence de prix sera mis sur votre BOM.

**Example** : Si le coût d’un PCB 2 couches est de 4$ et celui de 4 couches est de 9$, votre BOM final devra prendre en compte le 5$ de différence. Si votre design utilise 2 PCB, le coût de fabrication du deuxième sera à mettre dans le BOM.

## Utilisation de DevBoard :

L'utilisation de DevBoard est acceptée afin de facilité vos tests et vos développements. Cependant, il est important de mentionner que cela engendra une pénalité de points si votre version finale en utilise un.

## BOM maximum :

Le coût total du produit final ne doit pas dépasser 30 $. Ce montant sera basé sur les prix réels des composants utilisés dans le produit final. Si une composante a été achetée sur Digikey, le prix de Digikey doit être utilisé et non le prix de LCSC par exemple.

## Coût maximal de développement :

Le montant maximum autorisé pour le développement est de 100 $.

## Recyclage de composants :

Il est fortement recommandé de recycler des composants provenant d'autres projets. Ces composants sont gratuits et n'affectent pas le coût de développement. Cependant, le prix de la pièce doit être trouvé en ligne et documenté pour le BOM.

## Composants acceptés :

Toutes les composantes seront acceptées pour cette compétition. Cela peut inclure des technologies avancées comme des écrans OLED ou des modules Bluetooth, ou des approches plus simples comme des oscillateurs, des LEDs, ou des circuits analogiques rudimentaires. Le thème Pomodoro est une opportunité d’explorer des notions tant au niveau électrique que logiciel.

## Plaisir :

L'objectif principal de la compétition est de s'amuser et d'apprendre. Les participants sont encouragés à profiter de l'expérience de conception et de développement.

# Remise

La mise en place d'un GitHub avec un fork pour chaque équipe constitue une excellente méthode pour gérer les soumissions et les ressources de la compétition de conception de PC. Voici comment les participants pourraient utiliser ce système :

## Création des répertoires individuels ou d'équipe :

Chaque participant ou équipe se voit attribuer un fork dédié dans le GitHub de la compétition. Ces répertoires serviront de plateforme centrale pour la gestion de leurs soumissions et de leurs ressources.

## Soumission des notes et des conceptions :

Les participants peuvent utiliser leur fork pour soumettre leurs notes de conception, leurs schémas de circuit, leurs fichiers de conception de PCB, ainsi que toute autre documentation pertinente liée à leur projet. Cela permettra aux organisateurs et aux juges d'accéder facilement aux travaux des participants.

## Collaboration et commentaires :

GitHub offre des fonctionnalités de collaboration puissantes, ce qui permet aux membres de l'équipe de travailler ensemble efficacement sur leurs projets. De plus, les juges et les autres participants peuvent laisser des commentaires et des suggestions directement sur les fichiers soumis, facilitant ainsi le processus d'évaluation et encourageant l'échange d'idées.

## Versioning et historique des modifications:

GitHub conserve un historique complet des modifications apportées aux fichiers, ce qui est extrêmement utile pour suivre l'évolution des projets au fil du temps et pour revenir à des versions antérieures si nécessaire. Cela garantit également la transparence et l'intégrité du processus de soumission.

## Évaluation par les juges:

Les juges de la compétition pourront accéder aux forks des participants pour examiner leurs soumissions, évaluer la qualité de leur travail et attribuer des notes en fonction des critères de la compétition. Cette approche facilite la notation et assure une évaluation juste et impartiale de chaque projet.

Chaque équipe sera évaluée par 3 juges. Le score final de l’équipe sera la moyenne des scores que les 3 juges attribueront au projet.

# Évaluation

Voici des méthodes d'évaluation pour chaque critère, avec une attribution de points en fonction de leur importance relative :

## Idée [15]

À quoi sert votre projet ? Est-ce un outil utile dans la vie de tous les jours, ou un gadget humoristique ? Dans quel contexte utiliseriez-vous le projet ?

Vous répondrez à ces questions au courant de la présentation et démonstration de votre projet : l’humour et le charisme feront certainement ressortir votre idée du lot, donc n’hésitez pas à laisser aller votre créativité !

### Appréciation des juges (10)

Les points associés à votre idée par les juges seront évalués en fonction de votre présentation orale et documentation remise à la fin du projet.

### Appréciation des participants (5)

Les 5 autres points seront répartis en fonction d’un vote effectué auprès des participants à la fin des présentations publiques. La répartition sera en fonction du rang de l’équipe. En cas d’égalité, les deux équipes auront le même nombre de points, et l’équipe suivante descendra de deux grades.

Exemple :

|  |  |
| --- | --- |
| Équipe 1 : 3 votes  Équipe 2 : 2 votes  Équipe 3 : 2 votes  Équipe 4 : 1 vote  Équipes 5 à 8 : 0 votes | 5 points  4 points  4 points  2 points  1 point |

## Fonctionnalité du projet (par rapport aux attentes initiales) [35]

Ici, la fonctionnalité sera comparée à ce qui était initialement prévu (en fonction du document rempli en début de projet) et non à l’idée finale présentée lors de l’événement. La démonstration en soi est évaluée durant l’événement, tandis que la compréhension des parties non-fonctionnelle doit être légèrement abordée durant l’événement et détaillée dans la documentation.

### Démonstration fonctionnelle (20)

* Les fonctionnalités voulues ont-elles toutes été implémentées ? Le nombre de points perdus dépend de l’importance des fonctionnalités non-implémentés par rapport à l’idée. (Fonctionnalité primaire, secondaire, contrainte)
* Le fonctionnement était-il fiable (fonctionne continuellement et non une fois de temps en temps) ?
* Y a-t-il une contrainte qui n’a pas pu être respectée ?
* Le projet est-il facile à utiliser/intuitif ? Ex. Utilisation par quelqu’un qui ne connait pas le projet

### Compréhension des parties non-fonctionnelles (15)\*

\*Si le projet est entièrement fonctionnel, les points sont jumelés à 1.2.1.

* Pourquoi certaines fonctionnalités/contraintes n’ont pas pu être implémentés ? Qu’est-ce qui a causé problème spécifiquement, et à quelle étape du projet avez-vous laissé tomber l’idée ?
* Comment referiez-vous le projet pour pouvoir les intégrer ?
* Le projet traite-t-il bien les erreurs ? Ex. utilisation inappropriée par l’utilisateur, messages d’erreur

## Complexité [45]

La section complexité évalue à quel point l’équipe a poussé ses apprentissages. Pour mieux réussir, il est recommandé de sortir de sa zone de confort. Cette section est évaluée en fonction de la présentation ainsi que de la documentation remise par l’équipe. L’accès aux codes est aussi nécessaire, cas échéant.

### Hardware (25)

* L’équipe a-t-elle utilisé un DevBoard ? (-7 points si c’est le cas)

*Ex :* *Arduino (X) → Atmega (O)*

* L’équipe a-t-elle utilisé des modules simplifiés ? (-2 points par module)
* Y a-t-il des systèmes complexes sur le design, avec une conception appropriée ?
  + Hautes fréquences (RF)
  + Audio
  + Capteur / actionneur complexe
  + Protocole de communication nouveau ou complexe
* L’équipe a-t-elle utilisé un nombre de couches approprié pour la conception ?
* Y a-t-il une utilisation appropriée de composants SMD/THT ?

### Software (20) \*

\*Si le projet n’a pas de code, les points sont jumelés à 6.3.1 afin d’évaluer la complexité du système logique.

* L’équipe a-t-elle utilisé des librairies de base ? A-t-elle sélectionné les sections pertinentes uniquement ?
* Le logiciel présente-t-il des algorithmes complexes ou des solutions logicielles avancées ?
* Le code est-il modulaire et bien structuré, facilitant les mises à jour futures ?
* La solution implémentée est-elle optimisée à l’application ?

## Gestion des ressources [25]

### Bill Of Materials (BOM) (20)

Un montant de 25 $ maximum devrait être dans le BOM final. L’équipe devrait savoir faire des choix de conception optimisés afin de réduire les coûts. Les montants dans le BOM devraient refléter les achats réels effectués : un composant acheté sur DigiKey devrait valoir le montant affiché sur le site.

Les éléments de prototypage peuvent être exclus de la liste : broches de programmation et de déverminage, résistances 0 ohm, etc.

Le nombre de points est attribué en fonction du montant. Un BOM avec un coût total inférieur à 7,50 $ aura tous les points et supérieur à 25 $ en aura aucun. Pour tout montant entre ces valeurs, le pointage est calculé en fonction de l’équation suivante, arrondit à une unité :

Les éléments suivants devraient être présents dans le BOM pour chaque composant :

* Référence *[ID]* (Ex. R1, C1, U1…)
* Quantité
* Valeur
  + Composants variables, chiffre avec multiplicateur : 1p, 1n, 1u, 1m, 1, 1k, 1M
  + Sinon, numéro de pièce commun (NE555, SW\_SPDT)
* Footprint
* Nom du distributeur *[Supplier]* (où vous l’avez acheté)
* Numéro du distributeur *[Part number]* (DigiKey, LCSC). Si vous n’en avez pas (Aliexpress), fournir le lien.
* Prix (unitaire, sauf si votre quantité dépasse le palier suivant)

Il faut aussi avoir, clairement présenté, le coût total d’un produit (somme de la quantité \* prix de chaque composant). Les juges peuvent enlever jusqu’à 5 points supplémentaires (après le calcul) si des éléments sont manquants, jusqu’à un minimum de 0\*.

\*Veuillez noter que ne pas remettre de BOM, en plus de donner une note de 0, affecte aussi l’évaluation de la conception électronique.

### Nombre de commandes (5)

Le nombre de commandes est lié aux PCBs uniquement. Le nombre de points en fonction des commandes est présenté ci-bas :

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Nombre de commandes de PCB | 1 | 2 | 3 | 4+ |
| Nombre de points | 5 | 4 | 2 | 0 |

Il n’est pas découragé de faire plusieurs versions, mais il ne faut pas abuser !

## Démonstration [55]

### Présentation du projet (oral) (25)

Une version préliminaire du document est disponible dans le répertoire du groupe.

Une version mise à jour des requis de la présentation finale du projet sera remise aux participants au moins un mois avant l’événement.

Veuillez noter qu’un support visuel sera requis, et que le contenu inclut la majorité des éléments dans ce document.

### Documentation (écrit) (20)

Une version préliminaire du document est disponible dans le répertoire du groupe.

Une version mise à jour des requis de la documentation finale du projet sera remise aux participants au moins un mois avant l’événement.

### Esthétique du projet présenté (boitier / finition) (10)

* Le produit a-t-il une apparence « prototype », ou a-t-il une finition qui le rend vendable ?
* Le boitier ou la finition est-elle représentative de l’application ?
* Le projet est-il confortable à utiliser ?

## Conception électronique [75]

### Choix de composants (10)

Cette section est évaluée en fonction de la partie BOM de la documentation ainsi que par les explications expliquées durant la présentation. Les composants choisis sont-ils intelligents ?

* Optimisation des coûts
  + Une résistance ne devrait pas être 2$ la pièce. Avez-vous magasiné intelligemment ?
  + Avez-vous choisi des pièces recyclées de CCI ?
  + Si un composant est étonnamment cher, justifier.
* Puissance appropriée
  + Pourquoi aller vers un MOSFET 20 A alors que vous avez une application de 500 mA ?
  + Pourquoi utiliser une résistance 3 W pour des bas courants ?
* Choix du contrôle du système :
  + Microcontrôleur vs système numérique vs système manuel
  + Choix de capteurs particulier. Pourquoi un plus qu’un autre ?
  + Ex. capteur thermique : capteur analogique, capteur programmable, thermistor, thermocouple, pont wheatstone, etc.
* Facilité de la soudure
  + Seulement rester en THT n’est pas optimal, mais il est raisonnable de ne pas descendre sous une certaine taille (ex. 0805 minimal). Expliquer au besoin.

### Qualité du schéma électrique (10)

Une version PDF de votre schéma électrique doit être remis afin qu’il soit évalué.

Des explications approfondies sur les bonnes façons de faire seront présenté dans des ateliers du groupe technique.

* Aligner les composants répétitifs
* Séparer le schéma en module
* Les sections du schéma devraient se lire de gauche à droite, de haut en bas
* Utiliser les bons pictogrammes (format nord-américain)
* Avoir des « net labels » bien utilisés et avec des noms professionnels
* Remplir la cartouche
* Dans des applications avec une plus grande précision, avoir des GND isolés pour les sections analogiques, numériques ou le châssis avec du découplage.

### Qualité du PCB (20)

Votre fichier Gerber doit être disponible afin d’évaluer cette section.

Des explications approfondies sur les bonnes façons de faire seront présenté dans des ateliers du groupe technique.

* Séparer les composants du PCB en modules (correspondant au schéma normalement)
* Utilisation des plans appropriés (plan de masse, plan des tensions)
* Séparation des plans GND isolés, si applicable, visible sur le *silkscreen*
* Condensateurs proches des composants qui en ont besoin
* Planifier de l’espace (clearance) autour des composants dissipant beaucoup de chaleur ou qui sont particulièrement gros
* Avoir des *packages/footprints* consistants avec les composants choisis
* Planifier des beignes (*pads*) appropriés selon la méthode d’assemblage (prévoir une plus grande largeur exposée pour une soudure à la main)
* Choisir la largeur des traces en fonction du courant qui les traverse
* Choisir l’espace (*clearance*) entre les traces en fonction de la tension qui les traverse
* Avoir des traces directes pour les alimentations (VCC/GND)
* Ne pas mettre de traces avec des angles de 30° ou 90°. Pour des connexions en « T » ou « Y », faire des plans triangulaires
* Ne pas séparer des groupes de traces qui ne se suivent ni des paires différentielles
* Pour des application autres fréquences/RF : présenter les calculs d’impédance et les traces différentielles.
* Avoir une densité de via raisonnable (maximum des manufacturiers)
* Éviter les traces « paresseuses »

### Conception préventive (10)

Une version PDF de votre schéma électrique (si applicable, la version prototype nommée adéquatement) doit être remis pour évaluer cette section.

Des explications approfondies sur les bonnes façons de faire seront présenté dans des ateliers du groupe technique.

* Avez-vous installé des « fusibles » 0 ohm afin de tester séparément les sections du circuit ?
* Avez-vous installé des filtres dans les sections sensibles ?
* Avez-vous placé vos condensateurs de découplage ?
* Avez-vous des circuits de protections (inversion de polarité, surtension, court-circuit, thermique) ? Sinon, justifier pourquoi.

### Qualité de l’assemblage et des réparations (10)

Le PCB assemblé sera évalué durant cette section.

Des explications approfondies sur les bonnes façons de faire seront présenté dans des ateliers du groupe technique.

Facteurs évalués dans l’assemblage :

* Utilisation de *sockets* pour des microcontrôleurs (si possible), modules et DevBoards minimalement.
* Positionnement intelligent :
  + Éléments interactifs accessibles (ex. potentiomètre sur le bord, boutons du même côté)
  + Planification des *heat sinks*, si applicable, afin de ne pas ensevelir de composants
  + Placement des connecteurs sur les bords de la plaque, pas au-dessus d’autres composants
  + Si un condensateur est couché pour optimiser l’espace, s’assurer d’avoir une zone sans composants
* Le placement des composants reflète-t-il la méthode d’assemblage ? Ex. tous les composants SMD sur la même face du PCB pour un *assembly* ou l’utilisation d’un four
* Aucun fil soudé directement sur le PCB / une broche d’un microcontrôleur

Facteurs évalués dans la réparation :

* Les réparations suivent-t-elles les normes ?
* À quel point y a-t-il des réparations sur le PCB ?
* Y a-t-il des réparations hors du PCB en soi ? Sont-elles sur une plaque de montage (*breadboard*), ou sur une plaque de prototype (*perfboard*) ?

### Qualité des soudures (15)

Le PCB assemblé sera évalué durant cette section.

Des explications approfondies sur les bonnes façons de faire seront présenté dans des ateliers du groupe technique. Les normes IPC-A-610 sont utilisées comme référence dans cette section.

Selon la classe des soudures, une note sur 15 est attribuée. Cette note est fournie en fonction de la densité de soudure de la classe correspondante.

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 15 | 14 | 13 | 12 | 11 | 10 | 9 | 8 | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 |
| Majoritairement classe 3 | | | | | Majoritairement classe 2 | | | | | Majoritairement classe 1 | | | | | Bruh | |

Classe 3 : Standard le plus rigoureux de l’assemblage électronique. Assure la performance et la fiabilité. Surtout utilisé dans des applications spécialisées (médical, aérospatial, etc.)

Classe 2 : Standard utilisé dans la majorité des processus non-critiques et des produits électroniques communs. Utilisé dans la majorité des appareils. Cette classe permet un degré d’imperfection.

Classe 1 : Le plus bas des standards permis sur le marché. Souvent utilisé dans des produits où la priorité est la réduction des coûts. Les produits conçus avec cette classe ont souvent une courte durée de vie.

Points auxquels prêter attention :

* Les soudures froides
* Les excès d’étains
* Boules d’étains
* Pièces mal alignées
* Écriture de composantes dans le mauvais sens

Des points supplémentaires (0.5 à 1 point par élément, selon la gravité) peuvent être perdus :

* PCB non-nettoyé avant la remise
* Marques de brûlure

# Prix et catégories

## Prix de conception

C'est le prix principal de la compétition! Tous les critères sont pris en compte pour ce prix, démontrant que l'équipe gagnante tiens à cœur toutes les valeurs de la compétition : L'innovation, l'ingéniosité, l'exploration et la collaboration. L'équipe gagnante doit par ailleurs faire preuve de minutie et d'originalité dans sa conception.

|  |  |  |
| --- | --- | --- |
| Nombre total de points | 250 | |
| Catégories évaluées | 1. | Idée |
| 2. | Fonctionnalité |
| 3. | Complexité |
| 4. | Gestion des ressources |
| 5. | Démonstration |
| 6. | Conception électronique |

## Prix du gningnégnieur

Le titre du Gningnégnieur est donné à l'équipe qui capture le cœur des juges. Même si le projet n'est pas parfaitement fonctionnel, il est possible de gagner ce prix en démontrant une compréhension des parties non-fonctionnelles et en faisant preuve de créativité : nous promouvons l'originalité et l'apprentissage!

|  |  |  |  |
| --- | --- | --- | --- |
| Nombre total de points | 170 | | |
| Catégories évaluées | 1. | Idée | |
| 2. | Fonctionnalité | |
|  | 2.2 | Compréhension des parties non-fonctionnelles |
| 3. | Complexité | |
| 5. | Démonstration | |
| 5.1 | | Présentation du projet |
| 5.2 | | Documentation |
| 6. | Conception électronique | |
|  | 6.1 | Choix de composants |
|  | 6.3 | Conception préventive |
|  | 6.4 | Qualité du PCB |
|  | 6.5 | Qualité de l’assemblage et des réparations |

## Prix du vendeur

Avec la bonne attention aux détails et du charisme, même l'idée la plus ennuyante ou patentée peut devenir un best-seller. Le but de ce prix est d'encourager l'attention au détail et à la planification plus que tout. Savoir organiser ses ressources, minimiser les pertes et peaufiner les détails est primordial.

|  |  |  |  |
| --- | --- | --- | --- |
| Nombre total de points | 125 | | |
| Catégories évaluées | 4. | Gestion des ressources | |
| 5. | Démonstration | |
| 6. | Conception électronique | |
|  | 6.2 | Qualité du schéma électrique |
|  | 6.4 | Qualité du PCB |
|  | 6.6 | Qualité des soudures |

# Par où commencer ?

## Documents techniques des différents microcontrôleurs:

* Avant de commencer votre conception, familiarisez-vous avec les spécifications techniques des microcontrôleurs suggérés pour la compétition :
  + ESP32-C3: [https://www.espressif.com/sites/default/files/documentation/esp32-](https://www.espressif.com/sites/default/files/documentation/esp32-c3_datasheet_en.pdf) [c3\_datasheet\_en.pdf](https://www.espressif.com/sites/default/files/documentation/esp32-c3_datasheet_en.pdf)
  + ESP32-S3: [https://www.espressif.com/sites/default/files/documentation/esp32-](https://www.espressif.com/sites/default/files/documentation/esp32-s3_datasheet_en.pdf) [s3\_datasheet\_en.pdf](https://www.espressif.com/sites/default/files/documentation/esp32-s3_datasheet_en.pdf)
  + RP2040: <https://datasheets.raspberrypi.com/rp2040/rp2040-datasheet.pdf>
  + RP2350: https://datasheets.raspberrypi.com/rp2350/rp2350-datasheet.pdf
  + ch32v003: <https://github.com/openwch/ch32v003>
* Tous ces documents seront aussi sur le GitHub de la compétition.

## GitHub :

Utilisez GitHub comme plateforme centrale pour gérer votre projet de conception de PCB. Créez un répertoire dédié où vous pourrez stocker et collaborer sur vos fichiers de conception :

## Téléchargement et liste de tutoriels pour logiciel de design de PCB :

Vous pouvez utiliser n’importe quel logiciel pour votre conception de PCB pour votre projet. Voici une liste (non exhaustive) de ressource et de logiciel disponible. Il a aussi des tutoriels utiles afin de faciliter la conception :

* KiCad
  + Téléchargement : <https://www.kicad.org/>
  + Liste de tutoriels :
    - <https://www.youtube.com/watch?v=C7-8nUU6e3E&list=PLXSyc11qLa1b9VA7nw8-DiLRXVhZ2iUN2>
    - <https://docs.kicad.org/#_getting_started>
    - [https://youtube.com/playlist?list=PLn6004q9oeqGl91KifK6xHGu](https://youtube.com/playlist?list=PLn6004q9oeqGl91KifK6xHGuqvXGb374G&si=gKVaV8qAy4ejeEd6) [qvXGb374G&si=gKVaV8qAy4ejeEd6](https://youtube.com/playlist?list=PLn6004q9oeqGl91KifK6xHGuqvXGb374G&si=gKVaV8qAy4ejeEd6)
* Altium Designer (besoin de licence)
  + Téléchargement : <https://www.altium.com/fr/>
  + Liste de tutoriels :
    - <https://youtu.be/YTGzncKU5RY?si=nn26IMy-ksCj9t6z>
    - [https://youtube.com/playlist?list=PLDclr\_SCaTAxEpaE0uf9RDQ](https://youtube.com/playlist?list=PLDclr_SCaTAxEpaE0uf9RDQUNtW5YSoxW&si=71-LqFTkEQsbuKd7) [UNtW5YSoxW&si=71-LqFTkEQsbuKd7](https://youtube.com/playlist?list=PLDclr_SCaTAxEpaE0uf9RDQUNtW5YSoxW&si=71-LqFTkEQsbuKd7)
    - [https://youtube.com/playlist?list=PL3aaAq2OJU5H\_Jj72DObh5k](https://youtube.com/playlist?list=PL3aaAq2OJU5H_Jj72DObh5kNh6Nr4xNS0&si=Tlf5OVV7aALGem_d) [Nh6Nr4xNS0&si=Tlf5OVV7aALGem\_d](https://youtube.com/playlist?list=PL3aaAq2OJU5H_Jj72DObh5kNh6Nr4xNS0&si=Tlf5OVV7aALGem_d)
* EasyEDA
  + Téléchargement : <https://easyeda.com/>
  + List de tutoriels :
    - <https://docs.easyeda.com/en/FAQ/Editor/index.html>
    - <https://www.youtube.com/watch?v=gCwibH1YeiY>
    - <https://www.youtube.com/watch?v=utBQqcuOt9U>
* NOTE IMPORTANTE : Toutes activités d’apprentissages seront faites avec le logiciel de choix du présentateur.

## Plus d’info sur la technique Pomodoro

Wikipedia: <https://en.wikipedia.org/wiki/Pomodoro_Technique>

Geeks for Geeks: <https://en.wikipedia.org/wiki/Pomodoro_Technique>

## DISCORD CHANNEL :

Rejoignez le canal Discord dédié à la compétition pour discuter avec d'autres participants, poser des questions et partager des conseils :

<https://discord.gg/xeSqf3N3Hw>

En suivant ces étapes, vous serez bien équipé pour démarrer votre projet et pourrez-vous immerger dans le processus de conception de PCB avec succès.

# Ressources et questions

Pour toute question, veuillez communiquer avec les responsables de cette année :

|  |  |  |
| --- | --- | --- |
| Jacob Turcotte | [Jacob.Turcotte@usherbrooke.ca](mailto:Jacob.Turcotte@usherbrooke.ca) | FAC. GÉNIE Robotique |
| Miriam Caisse | [Miriam.Caisse@usherbrooke.ca](mailto:Miriam.Caisse@usherbrooke.ca) | FAC. GÉNIE Électrique |
| Jordan Gagnon | [Jordan.Gagnon@usherbrooke.ca](mailto:Jordan.Gagnon@usherbrooke.ca) | FAC. GÉNIE Électrique |

Pour tout commentaire sur le document (faute, incohérence, etc), merci de communiquer avec le responsable qui a rédigé le document.

Annexe A – Grille d’évaluation simplifiée

Le tableau présente l’assignation des points selon les catégories de prix. Priorisez vos points!

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Catégorie | | Points | Prix | | |
| Conception | Gningnégnieur | Vendeur |
| Idée | Appréciation des juges | 10 | X | X |  |
| Appréciation des participants | 5 | X | X |  |
| Fonction-nalité | Démonstration fonctionnelle | 20 | X |  |  |
| Compréhension | 15 | X | X |  |
| Comple-xité | Hardware | 25 | X | X |  |
| Software\* | 20 | X | X |  |
| Gestion | BOM | 20 | X |  | X |
| Nombre de commandes | 5 | X |  | X |
| Démonstration | Présentation du projet (oral) | 25 | X | X | X |
| Documentation (écrit) | 20 | X | X | X |
| Esthétique du projet présenté | 10 | X |  | X |
| Conception électronique | Choix de composants | 10 | X | X |  |
| Qualité du schéma électrique | 10 | X |  | X |
| Conception préventive | 10 | X | X |  |
| Qualité du PCB | 20 | X | X | X |
| Assemblage et réparations | 10 | X | X |  |
| Qualité des soudures | 15 | X |  | X |
| TOTAL | | 250 | 250 | 170 | 125 |